

## NPTEL LINKS

Sem : - IV (ECE)

Subject : - DIGITAL ELECTRONICS

<b>Section</b>		<b>NPTEL Links</b>
<b>A</b>	Digital System and binary numbers  Gate-level minimization	<a href="http://nptel.ac.in/courses/117105080/">http://nptel.ac.in/courses/117105080/</a> <a href="http://nptel.ac.in/courses/117106086/1">http://nptel.ac.in/courses/117106086/1</a> <a href="http://nptel.ac.in/courses/117106086/2">http://nptel.ac.in/courses/117106086/2</a> <a href="http://nptel.ac.in/courses/117106086/5">http://nptel.ac.in/courses/117106086/5</a>  <a href="http://nptel.ac.in/courses/117106086/6">http://nptel.ac.in/courses/117106086/6</a> <a href="http://nptel.ac.in/courses/117106086/7">http://nptel.ac.in/courses/117106086/7</a> <a href="http://nptel.ac.in/courses/117106086/8">http://nptel.ac.in/courses/117106086/8</a>
<b>B</b>	Combinational Logic	<a href="http://nptel.ac.in/courses/117106086/3">http://nptel.ac.in/courses/117106086/3</a> <a href="http://nptel.ac.in/courses/117106086/4">http://nptel.ac.in/courses/117106086/4</a> <a href="http://nptel.ac.in/courses/117106086/9">http://nptel.ac.in/courses/117106086/9</a> <a href="http://nptel.ac.in/courses/117106086/10">http://nptel.ac.in/courses/117106086/10</a> <a href="http://nptel.ac.in/courses/117106086/11">http://nptel.ac.in/courses/117106086/11</a> <a href="http://nptel.ac.in/courses/117106086/12">http://nptel.ac.in/courses/117106086/12</a> <a href="http://nptel.ac.in/courses/117106086/13">http://nptel.ac.in/courses/117106086/13</a> <a href="http://nptel.ac.in/courses/117106086/14">http://nptel.ac.in/courses/117106086/14</a> <a href="http://nptel.ac.in/courses/117106086/15">http://nptel.ac.in/courses/117106086/15</a> <a href="http://nptel.ac.in/courses/117106086/29">http://nptel.ac.in/courses/117106086/29</a> <a href="http://nptel.ac.in/courses/117106086/30">http://nptel.ac.in/courses/117106086/30</a>
<b>C</b>	Synchronous Sequential Logic  Registers & Counters	<a href="http://nptel.ac.in/courses/117106086/16">http://nptel.ac.in/courses/117106086/16</a> <a href="http://nptel.ac.in/courses/117106086/17">http://nptel.ac.in/courses/117106086/17</a> <a href="http://nptel.ac.in/courses/117106086/18">http://nptel.ac.in/courses/117106086/18</a> <a href="http://nptel.ac.in/courses/117106086/19">http://nptel.ac.in/courses/117106086/19</a> <a href="http://nptel.ac.in/courses/117106086/24">http://nptel.ac.in/courses/117106086/24</a>  <a href="http://nptel.ac.in/courses/117106086/20">http://nptel.ac.in/courses/117106086/20</a> <a href="http://nptel.ac.in/courses/117106086/21">http://nptel.ac.in/courses/117106086/21</a> <a href="http://nptel.ac.in/courses/117106086/22">http://nptel.ac.in/courses/117106086/22</a>
<b>D</b>	Memory and programmable logic	<a href="http://nptel.ac.in/courses/117105080/31">http://nptel.ac.in/courses/117105080/31</a> <a href="http://nptel.ac.in/courses/117108040/16">http://nptel.ac.in/courses/117108040/16</a> <a href="http://nptel.ac.in/courses/117106086/31">http://nptel.ac.in/courses/117106086/31</a> <a href="http://nptel.ac.in/courses/117106086/32">http://nptel.ac.in/courses/117106086/32</a> <a href="http://nptel.ac.in/courses/117106086/33">http://nptel.ac.in/courses/117106086/33</a> <a href="http://nptel.ac.in/courses/117105080/12">http://nptel.ac.in/courses/117105080/12</a>